



SITH – Partie 2.0

Plan du module

Étienne André

Etienne.Andre (à) univ-paris13.fr

Mots-clés et objectifs

Notions :

- Systèmes temporisés (paramétrés)
- Synthèse de paramètres
- Robustesse
- Model checking paramétré

Objectifs :

- Être capable de **modéliser** un système paramétré
- Être capable de rédiger des **propriétés formelles**
- Être capable de comprendre et dérouler des **algorithmes** simples
- Être capable d'utiliser des **outils pratiques** pour la synthèse de paramètres

Organisation de la deuxième partie du module

Volume horaire

Cours-TD	3×3h
Travaux pratiques	2×3h
Examen sur table	3h (?)

Évaluation

- TP notés (au moins un)
- Examen final commun aux deux parties du module

Organisation pratique

- Support de cours : diapositives
- Sujets de TD, TP et diapositives (avec les trous !) accessibles **sous forme électronique en ligne**
- **Tous appareils électroniques autorisés** en cours et TP
- **Tous documents autorisés** en TP et devoir (sauf mention contraire)
 - Pas d'appareil électronique ni de moyen de communication en devoir

Adresse des ressources:

<http://www.lipn.fr/~andre/enseignement/SITH>

Références générales

- **The Inverse Method** (Étienne André and Romain Soulat), ISTE and Wiley & Sons, 2013
- **Systems and Software Verification** (Béatrice Bérard, Michel Bidoit, Alain Finkel, François Laroussinie, Antoine Petit, Laure Petrucci, Philippe Schnoebelen), Springer, 2001
- **Principles of Model Checking** (Christel Baier and Joost-Pieter Katoen), MIT Press, 2008

Licence

Source des images utilisées



Titre: Clock 256

Auteur: Everaldo Coelho

Source: https://commons.wikimedia.org/wiki/File:Clock_256.png

Licence: GNU LGPL

Licence de ce document

Ce support de cours peut être republié, réutilisé et modifié selon les termes de la licence Creative Commons

Attribution-NonCommercial-ShareAlike 4.0 Unported (CC BY-NC-SA 4.0)



<https://creativecommons.org/licenses/by-nc-sa/4.0/>

Auteur : Étienne André

(Source L^AT_EX disponible sur demande)

